

Logique séquentielle - VHDL

Infos pratiques

- > ECTS : 3.0
- > Nombre d'heures : 30.0
- > Période de l'année : Enseignement sixième semestre
- > Méthodes d'enseignement : En présence
- > Forme d'enseignement : Cours magistral et Travaux dirigés et Travaux pratiques
- > Composante : Systèmes Industriels et techniques de Communication
- > Code ELP : 5Z6SVHDL